

## المحتويات

	عرض الكتاب
	<b>الفصل الأول : مقدمة عامة عن المتحكمات والمعالجات</b>
١	١-١ مقدمة
٢	٢-١ ما هو الحاسب وكيف نشأت فكرته ؟
٢	٣-١ وحدات الإدخال والإخراج
٣	٤-١ الذاكرة
٣	٥-١ وحدة المعالجة المركزية
٧	١-٥-١ سجل التراكم
٨	٢-٥-١ عداد البرنامج
٨	٣-٥-١ سجل وفاكك شفرة الأوامر
٩	٤-٥-١ سجل الحالة
٩	٥-٥-١ سجل مؤشر المكذسة
١٢	٦-٥-١ المسجلات عامة الأغراض
١٢	٦-١ ما هو المعالج؟ وما هو المتحكم؟ وما هو الفرق بينهما؟
١٥	٧-١ هيكل الحاسب
١٥	طريقة فان نيومان
١٥	طريقة هارفارد
١٦	مسار العناوين
١٦	مسار البيانات
١٧	خطوط التحكم
١٧	٨-١ البرامج الفرعية
١٨	١-٨-١ ما هو البرنامج الفرعى
١٩	٢-٨-١ كيف يعود المعالج إلى نفس المكان الذى خرج منه؟
٢١	٣-٨-١ المقاطعة
٢٢	<b>الفصل الثانى : المتحكم إنتل Intel8051</b>
٢٣	١-٢ مقدمة
٢٤	١-١-٢ المتحكم 8751
٢٤	٢-١-٢ إصدارات شركة أتمل من المتحكم 8051
٢٥	٣-١-٢ إصدارات شركة دالاس من المتحكم 8051
٢٦	٤-١-٢ المتحكمات التى تبرمج مرة واحدة OTP
٢٦	٢-٢ توصيف لأطراف الشريحة
٢٧	٣-٢ المحتويات الداخلية للمتحكم 8051

٢٨	٤-٢ المسجلات العامة
٣٠	٥-٢ مسجل حالة البرنامج
٣١	٦-٢ المكدسة ومؤشر المكدسة
٣٢	٧-٢ مسجلات الوظائف الخاصة
٣٤	٨-٢ التعامل مع ذاكرة خارجية في المتحكم 8051
٣٦	٩-٢ طرق العنوان
٣٦	١-٩-٢ العنوان الفورية
٣٧	٢-٩-٢ عنوان المسجلات
٣٧	٣-٩-٢ العنوان المباشرة
٣٨	٤-٩-٢ العنوان الغير مباشرة
٣٨	١٠-٢ مجموعة أوامر المتحكم 8051
٣٨	١-١٠-٢ مجموعة أوامر نقل البيانات
٤٠	٢-١٠-٢ مجموعة أوامر المنطق
٤٢	٣-١٠-٢ مجموعة أوامر الحساب
٤٣	٤-١٠-٢ مجموعة أوامر القفز
٤٤	١١-٢ إدخال وإخراج البيانات
٤٤	١-١١-٢ البوابة P0
٥١	١٢-٢ المؤقتات والعدادات
٥١	١-١٢-٢ المسجل TCON
٥٢	٢-١٢-٢ المسجل TMOD
٥٧	١٣-٢ المقاطعة
٥٩	١-١٣-٢ مسجل تنشيط المقاطعة IE
٦٠	٢-١٣-٢ مسجل أولوية المقاطعة IP
٦١	١٤-٢ إدخال وإخراج البيانات التتابعية
٦٢	١-١٤-٢ مسجل عزل البيانات SBUF
٦٣	٢-١٤-٢ مسجل التحكم التتابعي SCON
٦٨	٣-١٤-٢ مسجل التحكم في القدرة PCON
٦٩	١٥-٢ طرف إعادة الوضع للمتحكم RESET
٦٩	١٦-٢ الإصدارات الأخرى للمتحكم 8051
٦٩	١-١٦-٢ المتحكم AT89C51
٧٠	٢-١٦-٢ المتحكم AT89C2051
٧١	٣-١٦-٢ المتحكم AT89C1051
٧٣	٤-١٦-٢ المتحكم AT89C52

٧٤	الفصل الثالث :المتحكمات بيك بسيطة الإمكانيات
٧٥	١-٣ مقدمة
٧٥	٢-٣ الإصدارات البسيطة PIC12C5xx
٧٧	٣-٣ وظيفة الأطراف المختلفة في المتحكمات PIC12C5xx
٧٨	٤-٣ انسيابية الأوامر
٨١	٥-٣ ذاكرة البرمجة في المتحكمات بيك البسيطة
٨٢	٦-٣ ذاكرة البيانات RAM في المتحكمات بيك البسيطة
٨٣	١-٦-٣ سجل الحالة
٨٤	٢-٦-٣ سجل ماسك عداد البرنامج
٨٦	٣-٦-٣ المسجلان INDF و FSR
٨٧	٤-٦-٣ المسجل OSCCAL
٨٨	٥-٦-٣ المسجل GPIO وإدخال وإخراج البيانات
٨٨	٦-٦-٣ المسجل TRIS
٨٩	٧-٦-٣ المسجل TMR0 أو المؤقت T0 وملحقته
٨٩	٨-٦-٣ المسجل option
٩٣	٩-٦-٣ ضبط مكونات المتحكم
٩٤	٧-٣ مجموعة أوامر المتحكم
٩٥	الفصل الرابع : المتحكمات بيك متوسطة الإمكانيات
٩٦	١-٤ مقدمة
٩٦	٢-٤ الخواص العامة لهذا المتحكم
٩٧	٣-٤ وظيفة الأطراف المختلفة في المتحكم PIC16f84
٩٧	٤-٤ ذاكرة البرمجة في المتحكم PIC16f84
٩٨	٥-٤ ذاكرة البيانات RAM
١٠٠	٦-٤ المسجلات الخاصة في المتحكم PIC16f84
١٠٠	١-٦-٤ سجل الحالة
١٠١	٢-٦-٤ سجل ماسك عداد البرنامج
١٠١	٣-٦-٤ المسجلان INDF و FSR
١٠٣	٤-٦-٤ إدخال وإخراج البيانات
١٠٤	٥-٦-٤ المسجل TMR0 أو المؤقت T0 وملحقته
١٠٤	٦-٦-٤ المسجل option
١٠٧	٧-٦-٤ المسجل INTCON
١٠٨	٧-٤ مقاطعة المتحكم PIC16f84
١٠٩	٨-٤ التعامل مع الذاكرة EEPROM

١٠٩  
١١١  
١٢٠  
١٢١  
١٢٢  
١٣٣  
١٣٤  
١٣٥  
١٣٧  
١٣٨  
١٣٩  
١٣٩  
١٣٩  
١٣٩  
١٤٠  
١٤٠  
١٤١  
١٤١  
١٤٢  
١٤٣  
١٤٣  
١٤٤  
١٤٥  
١٤٥  
١٤٦  
١٤٩  
١٥١  
١٥٢  
١٥٤  
١٥٥  
١٥٥  
١٥٨

٤-٨-١ المسجل EECON

٤-٩ مجموعة أوامر المتحكم PIC16f84

### الفصل الخامس : برمجة عائلة المتحكمات PIC

١-٥ مقدمة

٢-٥ برنامج المحاكاة MPLAB

### الفصل السادس : المتحكم أتمل AT19S1200

١-٦ مقدمة

٢-٦ توصيف لأطراف الشريحة

٣-٦ نظرة على مسارات المتحكم

٤-٦ المسجلات العامة

٥-٦ الطرق المختلفة للعنوان

١-٥-٦ عنوان مباشرة لمسجل واحد

٢-٥-٦ العنوان الغير مباشرة

٣-٥-٦ التعامل المباشر مع مسجلين

٤-٥-٦ التعامل مع مسجلات الإدخال/الإخراج

٥-٥-٦ العنوان النسبية

٦-٦ المكسدة

٧-٦ ذاكرة الإدخال والإخراج

٨-٦ مسجل الحالة

٩-٦ مجموعة أوامر المتحكم

١-٩-٦ مجموعة أوامر الحساب

٢-٩-٦ مجموعة أوامر المقارنة والحساب

٣-٩-٦ مجموعة أوامر نقل البيانات

٤-٩-٦ مجموعة أوامر التعامل مع البتات المفردة

١٠-٦ المقاطعة وإعادة الوضع RESET

١١-٦ المؤقت

١٢-٦ مؤقت الحراسة

١٣-٦ التعامل مع الذاكرة EEPROM

١٤-٦ المقارن الانسيابي

١٥-٦ إدخال وإخراج البيانات

١-١٥-٦ البوابة B

٢-١٥-٦ البوابة D

## الفصل السابع المتحكم أتمل AT90S8515

- ١٦٠  
١٦١ ١-٧ مقدمة  
١٦٢ ٢-٧ توصيف لأطراف الشريحة  
١٦٣ ٣-٧ نظرة على مسارات المتحكم  
١٦٤ ٤-٧ المسجلات العامة  
١٦٧ ٥-٧ الطرق المختلفة للعنونة  
١٦٧ ١-٥-٧ عنونة مباشرة لمسجل واحد  
١٦٧ ٢-٥-٧ التعامل المباشر مع مسجلين  
١٦٧ ٣-٥-٧ التعامل مع مسجلات الإدخال/الإخراج  
١٦٨ ٤-٥-٧ التعامل المباشر مع الذاكرة  
١٦٨ ٥-٥-٧ التعامل الغير مباشر مع الذاكرة  
١٦٨ ٦-٥-٧ التعامل الغير مباشر مع الإزاحة مع الذاكرة  
١٦٩ ٧-٥-٧ التعامل الغير مباشر بعد الإنقاص  
١٦٩ ٨-٥-٧ التعامل الغير مباشر بعد الزيادة  
١٧٠ ٩-٥-٧ العنونة داخل ذاكرة البرمجة  
١٧١ ٦-٧ أوامر القفز والنداء على البرامج الفرعية  
١٧١ ١-٦-٧ القفز والنداء الغير مباشر  
١٧١ ٢-٦-٧ القفز والنداء النسبي  
١٧٢ ٧-٧ ذاكرة الإدخال والإخراج  
١٧٣ ٨-٧ مسجل الحالة  
١٧٤ ٩-٧ مجموعات أوامر المتحكم  
١٧٤ ١-٩-٧ مجموعة أوامر الحساب  
١٧٥ ٢-٩-٧ مجموعة أوامر المقارنة والقفز  
١٧٧ ٣-٩-٧ مجموعة أوامر نقل البيانات  
١٧٨ ٤-٩-٧ مجموعة أوامر التعامل مع البتات المفردة  
١٧٩ ١٠-٧ مسجل التحكم في أداء الشريحة  
١٨١ ١١-٧ المقاطعة والتصفير  
١٨٣ ١٢-٧ مؤشر المكدسة  
١٨٤ ١٣-٧ المؤقتات والعدادات  
١٨٥ ١-١٣-٧ المؤقت والعداد الأول  
١٨٦ ٢-١٣-٧ المؤقت الثاني  
١٨٧ ٣-١٣-٧ المسجل TIMSK  
١٨٨ ٤-١٣-٧ المسجل TIFR  
١٨٩ ٥-١٣-٧ المسجل TCCRIA

- ١٩٠ TCCRIB ٦-١٣-٧  
 ١٩١ T1 ٧-١٣-٧  
 ١٩٢ OCRIB والمسجل OCR1A ٨-١٣-٧  
 ١٩٣ ICR1 ٩-١٣-٧  
 ١٩٤ ١٤-٧ مؤقت الحراسة  
 ١٩٥ EEPROM ١٥-٧ التعامل مع الذاكرة  
 ١٩٧ ١٦-٧ إدخال وإخراج البيانات  
 ١٩٧ A ١-١٦-٧ البوابة  
 ١٩٨ B ٢-١٦-٧ البوابة  
 ١٩٩ C ٣-١٦-٧ البوابة  
 ٢٠٠ D ٤-١٦-٧ البوابة  
 ٢٠٢ ١٧-٧ المقارن الانسيابي  
 ٢٠٢ ١-١٧-٧ مسجل التحكم والحالة للمقارن الانسيابي  
 ٢٠٤ ١٨-٧ توصيل ذاكرة استاتيكية خارجية  
 ٢٠٥ ١٩-٧ البيانات المتتابعة  
 ٢٠٦ ١-١٩-٧ مسجل بيانات التراسل المتابعي  
 ٢٠٧ ٢-١٩-٧ مسجل تحكم التراسل المتابعي  
 ٢٠٨ ٣-١٩-٧ مسجل حالة التراسل المتابعي  
 ٢٠٩ ٢٠-٧ شريحة التراسل المتابعي اللاتوافقي العامة  
 ٢١٠ ١-٢٠-٧ مسجل البيانات  
 ٢١٠ ٢-٢٠-٧ مسجل حالة التراسل اللاتوافقي  
 ٢١١ ٣-٢٠-٧ مسجل تحكم التراسل اللاتوافقي  
 ٢١٢ ٤-٢٠-٧ معدلات التراسل

## الفصل الثامن التقابل مع مظهرات البللورة السائلة

- ٢١٣ ١-٨ مقدمة  
 ٢١٤ ٢-٨ تكوين مظهرات البللورة السائلة LCD  
 ٢١٧ ٣-٨ المشغل HD44780

## الفصل التاسع المواجهة على التوالي

- ٢٢٥ ١-٩ مقدمة  
 ٢٢٦ ٢-٩ مواصفات المسار RS232  
 ٢٢٩ ٣-٩ المصافحة Handshaking  
 ٢٣٢ ٤-٩ برمجة مخرج التوالي  
 ٢٣٥

- ٢٤٥ ٥-٩ تحويل الإشارات من نظام RS232 إلى نظام TTL والعكس  
٢٤٦ ٦-٩ التحكم فى أجهزة من خلال مخرج الحاسب المتتالى

### ٢٥٣ الفصل العاشر موتور الخطوة

- ٢٥٤ ١-١٠ مقدمة  
٢٥٤ ٢-١٠ التركيب الأساسى لموتور الخطوة وكيفية عمله  
٢٥٦ ٣-١٠ المواتير أحادية وثنائية القطبية  
٢٥٨ ٤-١٠ مقدار خطوة الموتور  
٢٥٩ ٥-١٠ إدارة موتور الخطوة

٢٧٣

القاموس