

الباب العاشر

دوائر الأضواء المتحركة المبرمجة

obeikandi.com

دوائر الأضواء المتحركة المبرمجة

١ / ١٠ - مقدمة :

يستخدم فى دوائر الأضواء المتحركة المبرمجة دوائر متكاملة للذاكرات مثل :

١ - ذاكرة القراءة والكتابة RAM .

٢ - ذاكرة القراءة فقط PROM .

٣ - ذاكرة القراءة فقط EPROM .

ويتم برمجة هذه الذاكرات للحصول على نماذج ضوئية مختلفة، والجدير بالذكر أن استخدام ذاكرة RAM فى هذا المجال قلما يحدث ؛ نظراً لأن ذاكرة RAM تفقد محتوياتها بمجرد انقطاع التيار الكهربى عنها .

فى حين يعاب على استخدام ذاكرة PROM أنه لا يمكن تغيير البرنامج المخزن فيها حيث لا يمكن برمجة هذا النوع من الذاكرات إلا مرة واحدة ، وتظل محتوياتها ثابتة ، وهذا بالفعل يمثل مشكلة خصوصاً عند حدوث خطأ أثناء البرمجة .

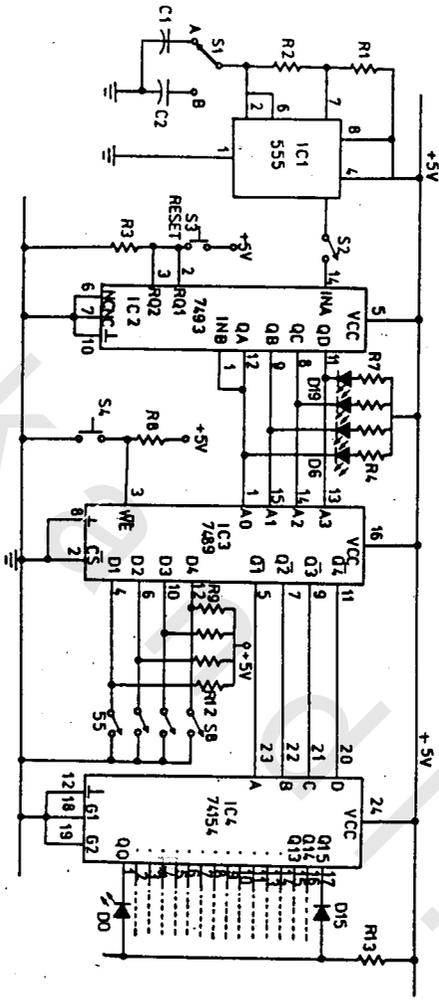
أما النوع الثالث : وهو ذاكرة EPROM ، فهى أفضل من النوعين السابقين فى مجال الدعاية والإعلان ، لأن هذه الذاكرة تتميز بإمكانية مسحها بتعريضها لاشعة فوق بنفسجية UV ، كما أنها لا تفقد محتوياتها عند انقطاع التيار الكهربى عنها وتتوفر هذه الذاكرات بأسعار رخيصة ، كما أنه يمكن بسهولة برمجتها .

١٠ / ٢ - دوائر الأضواء المتحركة المبرمجة العملية .

سنتناول فى هذه الفقرة الطرق العملية المستخدمة لبرمجة ذاكرات RAM, EPROM, PROM وكذلك دائرة عملية لجهاز لمسح ذاكرات EPROM ، بالإضافة إلى مجموعة من الدوائر العملية للوحات الإعلانات المبرمجة .

الدائرة رقم 1 :

الشكل (١٠ - ١) يعرض دائرة التحكم الرقيقة فى لوحة إعلانات مبرمجة تستخدم ذاكرة RAM ولها خرج على 16 ثنائياً مشعاً .



الشكل (١٠-١)

عناصر الدائرة :

مقاومة كربونية $1M\Omega$.	R_1
مقاومات كربونية $1K\Omega$.	R_2, R_3
مقاومات كربونية 620Ω .	$R_4 - R_7$
مقاومة كربونية 620Ω .	R_{13}
مقاومات كربونية $10K\Omega$.	$R_8 - R_{12}$
مكثف كيميائي سعته $5 \mu F$ وجهده (10V).	C_1
مكثف كيميائي سعته $1000 \mu F$ وجهده (10V).	C_2
مؤقت NE 555 .	IC_1
دائرة متكاملة لعداد ثنائي طراز 7493 .	IC_2
ذاكرة RAM سعتها 4×16 طراز 7489 .	IC_3
موزع DMUX فى خط من ستة عشر خطأ طراز 74154 .	IC_4
ثنائيات مشعة قياسية .	$D_0 - D_{15}$
مفتاح قطب واحد سكتين .	S_1
مفاتيح قطب واحد سكة واحدة .	$S_2, S_5 - S_8$
ضواغط بريشة مفتوحة NO .	S_3, S_4

خطوات برمجة الذاكرة RAM :

يوضع المفتاح S_1 على وضع A لتشغيل مولد النبضات المؤلف من المؤقت 555 بمعدل نبضة كل خمس ثوانى ، وبالضغط على S_3 تعود كل مخارج العداد الثنائي IC_2 للصفر فتضىء جميع الثنائيات المشعة $D_{16} - D_{19}$ ، وهذا يمثل العنوان 0000 للعداد ، ثم يغلق المفتاح S_2 وباستخدام المفاتيح $S_5 - S_8$ يتم تجهيز الكلمة المطلوب إدخالها على العنوان 0000، وبالضغط على S_4 تنتقل هذه الكلمة للموضع الذى عنوانه 0000 فى ذاكرة RAM.

وعند وصول النبضة الأولى لمدخل النبضات 14 للعداد IC₂ يصبح خرج العداد مساوياً 0001 ، حينئذ يتم تجهيز الكلمة المطلوب إدخالها على هذا العنوان بواسطة المفاتيح S₈ - S₅ ، ثم الضغط على الضاغط S₄ لإدخالها وهكذا ، وبهذه الطريقة يمكن تعبئة الذاكرة RAM . والجدير بالذكر أن خرج ذاكرة RAM طراز 7489 هو معكوس الكلمات المخزنة ، والجدول (١٠ - ١) يبين نموذجاً مقترحاً للكلمات التي يتم إدخالها في مواضع الذاكرة المختلفة .

الجدول (١٠ - ١)

العنوان	الثنائي المضيء	الكلمة المدخلة إلى RAM	الكلمة الخارجة من RAM
0000	D0	1111	0000
0001	D1	1110	0001
0010	D2	1101	0010
0011	D3	1100	0011
0100	D4	1011	0100
0101	D5	1010	0101
0110	D6	1001	0110
0111	D7	1000	0111
1000	D8	0111	1000
1001	D9	0110	1001
1010	D10	0101	1010
1011	D11	0100	1011
1100	D12	0011	1100
1101	D13	0010	1101
1110	D14	0001	1110
1111	D15	0000	1111

نظرية التشغيل :

- ١ - يوضع المفتاح S₁ على وضع B فيعمل المؤقت 555 كمذبذب لاستقر بمعدل نبضة كل ثانية أى بتردد (1HZ) ونغلق المفتاح S₂ .

٢- نضغط على الضاغط S_3 لتحرير العداد IC_2 للبدء من الصفر ، فيكون خرج العداد 0000 في الثانية الأولى ، وهذا يمثل عنوان الكلمة المخزنة في ذاكرة RAM ، فتخرج الكلمة 0000 على المخارج $\bar{Q}_1 - \bar{Q}_4$ لوحدة الذاكرة (انظر الجدول ٩ - ١) .

ويقوم الموزع DMUX طراز 74154 بتحويل هذه الكلمة الثنائية لمكافئها العشري ، فتكون حالة المخرج 0 للموزع منخفضة (حيث إن مخارج الموزع معكوسة) وبأقي المخارج عالية ، فيضئ الثنائي D_0 ، وفي الثانية الثانية يكون خرج العداد 0001 فتخرج الكلمة 0001 على المخارج $\bar{Q}_1 - \bar{Q}_4$ لوحدة الذاكرة (انظر الجدول ٩ - ١) ، ويقوم الموزع DMUX طراز 74154 بتحويل حالة المخرج المكافئ للمكافئ العشري من مرتفع لمنخفض ، فيضئ الثنائي D_1 ، وهكذا ، وعند الثانية السادسة عشرة تصل النبضة السادسة عشرة لمدخل نبضات العداد فيصبح خرج العداد الثنائي للعداد 1111 ، فتنتقل الكلمة 1111 للمخارج $\bar{Q}_1 - \bar{Q}_4$ لذاكرة RAM ويقوم DMUX بتحويل حالة المخرج المكافئ للمكافئ العشري لهذه الكلمة من مرتفع لمنخفض ، فتضئ D_{15} ، وفي الثانية السابعة عشرة تصل النبضة السابعة عشرة لمدخل نبضات العداد ، فتحرر جميع مخارج العداد وتعود للصفر وتتكرر دورة التشغيل .

والجدير بالذكر أنه يمكن تغيير الكلمات المدخلة إلى RAM حسب النموذج الضوئي المطلوب ، كما أنه يمكن استبدال الثنائيات المشعة بمجموعات من اللمبات كما سيتضح في الدائرة 2 .

الدائرة رقم 2 :

الشكل (١٠ - ٢) يعرض دائرة التحكم الرقمية للوحة إعلانات مبرمجة تحتوي على عدد 2 ذاكرة RAM طراز 7489 ، وتقوم بالتحكم في إضاءة ثمانى مجموعات من اللمبات - G_1 G_8 ، بحيث إن شدة التيار المسحوب لكل مجموعة لا يزيد عن 6A .

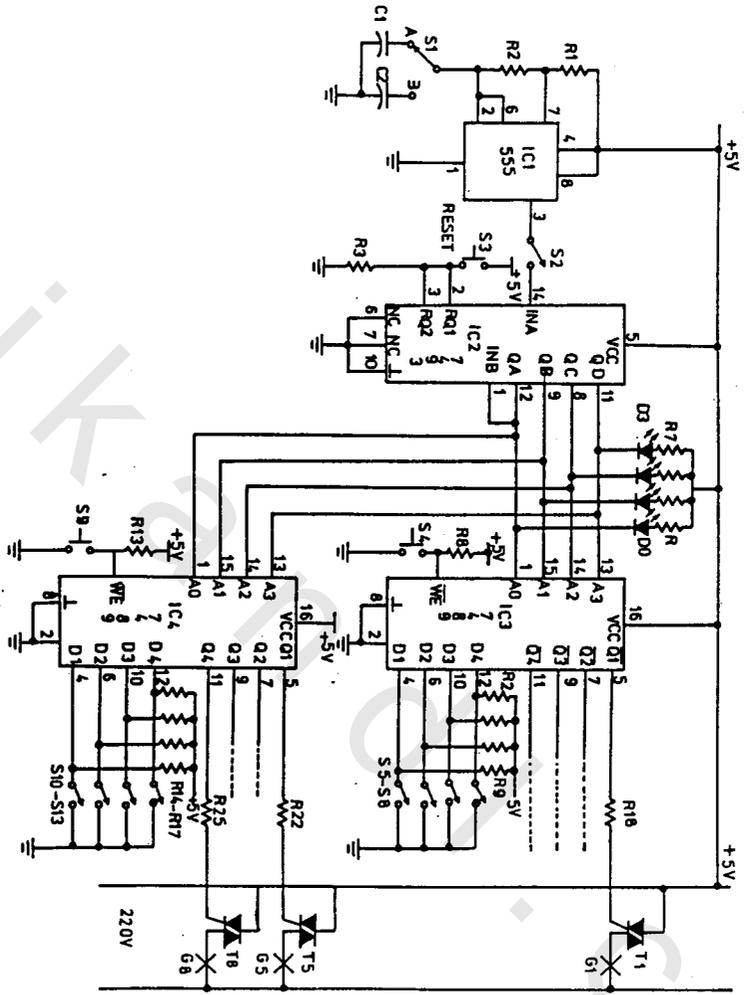
عناصر الدائرة :

R_1 مقاومة كربونية $1M\Omega$.

R_2 , R_3 مقاومات كربونية $1K\Omega$.

- $R_4 - R_7, R_{13}, R_{14}$ مقاومات كربونية 620Ω .
 $R_8 - R_{12}, R_{15} - R_{18}$ مقاومات كربونية $10K \Omega$.
 $R_{19} - R_{26}$ مقاومات كربونية 360Ω .
 C_1 مكثف كيميائي سعته $5\mu F$ وجهده $10V$.
 C_2 مكثف كيميائي سعته $1\mu F$ وجهده $10V$.
 $D_0 - D_3$ ثنائيات مشعة قياسية .
 $T_1 - T_8$ ترياتكات $6A$ تعمل عند جهد $600V$ طراز TIC 216 M
 IC_1 مؤقت 555 .
 IC_2 دائرة متكاملة لعداد ثنائي طراز 7493 .
 IC_3, IC_4 ذاكرة RAM سعته 4×16 طراز 7489 .
 S_1 مفتاح قطب واحد سكتين .
 S_3, S_4, S_9 ضواغط بريشة مفتوحة .
 $S_2, S_5 - S_8, S_{10} - S_{13}$ مفتاح قطب واحد سكة واحدة .
 نظرية التشغيل :

- ١ - يتم برمجة ذاكرات RAM بنفس الطريقة المتبعة في الدائرة رقم 1 .
- ٢ - يوضع المفتاح S_1 على وضع B ، فيعمل المؤقت 555 كمذبذب لا مستقر بمعدل نبضة كل ثانية أى بتردد (1HZ) .
- ٣ - نضغط على الضاغط S_3 لتحرير العداد IC_2 والبدء من الصفر فيكون خرج العداد 0000 في الثانية الأولى ، وهذا يمثل عنوان الكلمة المخزنة في الذاكرة RAM ، فتخرج هذه الكلمة على مخارج الذاكرة IC_3 ، وأيضاً على أطراف الذاكرة IC_4 ، وعندما يصبح خرج العداد 0001 تخرج الكلمة الثانية على أطراف IC_3, IC_4 ، وهكذا حتى يصبح خرج العداد 1111 فتخرج الكلمة التى لها هذا العنوان على مخارج الذاكرات IC_3, IC_4 ، وتعود مخارج العداد للصفر ، وتكرر دورة التشغيل من جديد .



الشكل (١٠-٧)

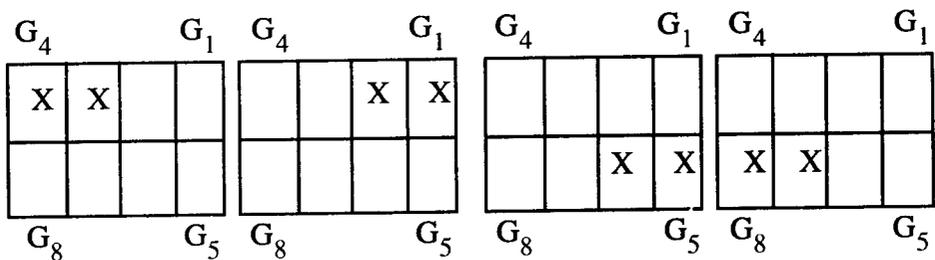
والمجدول (٩ - ٢) يبين أحد البرامج المقترح تخزينها في ذاكرات RAM .

الجدول (١٠ - ٢)

العنوان		الكلمة المدخلة لـ	الكلمة الخارجة	الكلمة المدخلة لـ	الكلمة الخارجة من
ثنائي	عشري	IC ₃	من IC ₃	IC ₄	IC ₄
0000	0	1100	0011	0000	1111
0001	1	0011	1100	0000	1111
0010	2	0000	1111	0011	1100
0011	3	0000	1111	1100	0011
0100	4	0000	1111	0011	1100
0101	5	0011	1100	0000	1111
0110	6	1100	0011	0000	1111
0111	7	0000	1111	1100	0011
1000	8	1111	0000	1111	0000
1001	9	0000	1111	0000	1111
1010	10	1111	0000	1111	0000
1011	11	0000	1111	0000	1111
1100	12	1010	0101	0101	1010
1101	13	0101	0101	1010	0101
1110	14	0110	1001	0110	1001
1111	15	1001	0110	1001	0110

والشكل (١٠ - ٣) يبين النماذج الضوئية المتاحة عند استخدام البرنامج المبين بالمجدول

(١٠ - ٢) .

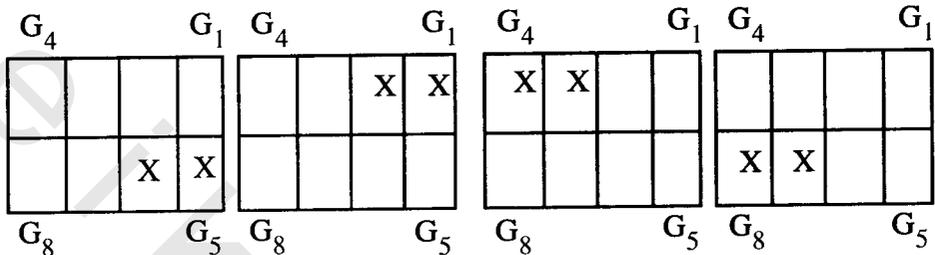


(0)

(1)

(2)

(3)

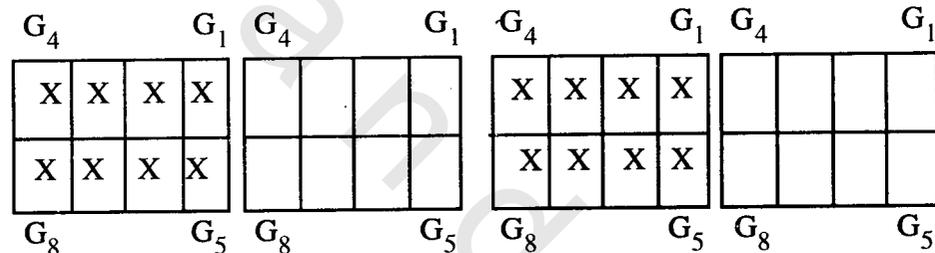


(4)

(5)

(6)

(7)

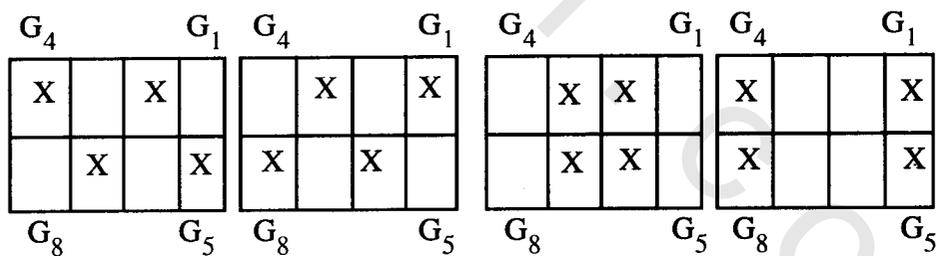


(8)

(9)

(10)

(11)



(21)

(31)

(14)

(15)

حيث إن:

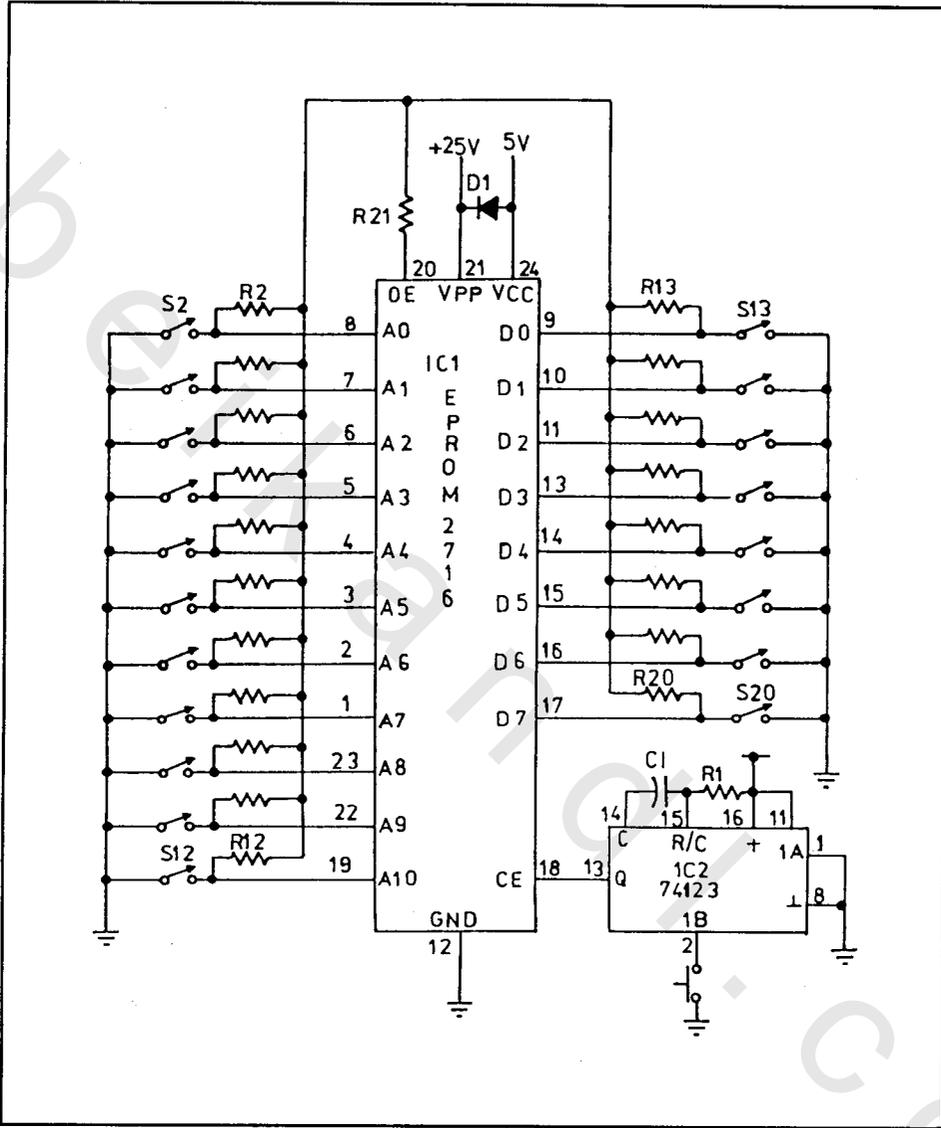
 مجموعة لمبات في حالة إضاءة

 مجموعة لمبات في حالة إعتام

الشكل (١٠-٣)

الدائرة رقم 3 :

الشكل (١٠ - ٤) يعرض الدائرة المستخدمة لبرمجة ذاكرة EPROM طراز 2716 .



الشكل (١٠ - ٤)

عناصر الدائرة :

مقاومة كربونية $63.2\text{ K}\Omega$

R_1

مقاومات كربونية $10K \Omega$.	$R_2 - R_{21}$
مكثف كيميائي سعته $2.2 \mu F$ وجهده $16V$.	C_1
ثنائي طراز 1N 4148 .	D_1
دائرة متكاملة لذاكرة EPROM طراز 2716 .	IC_1
دائرة متكاملة لمذبذب أحادي الاستقرار طراز 74123 .	IC_2
ضاغط بريشة مفتوحة .	S_1
مفاتيح قطب واحد سكة واحدة .	$S_2 - S_{20}$

نظرية التشغيل :

يستخدم في هذه الدائرة مذبذب أحادي الاستقرار يتألف من الدائرة المتكاملة 74123 ، ويمكن تعيين زمن النبضة الخارجة من هذا المذبذب من العلاقة التالية :

$$t = 0.28 R_1 C_1 \left(1 + \frac{0.7}{R_1}\right)$$

$$= 0.2 \times 63.2 \times 1000 \times 2.2 \times 10^{-6} \left(1 + \frac{0.7}{63.2 \times 1000}\right) = 39 \text{ mS}$$

وبواسطة المفاتيح $S_2 - S_{12}$ يتم اختيار العنوان المطلوب إدخال بيانات عليه ، وبواسطة المفاتيح $S_{13} - S_{20}$ يتم اختيار البيانات المطلوب إدخالها ، وعند الضغط على الضاغط S_1 تنتقل البيانات من المفتاح $S_{13} - S_{20}$ إلى الموضع المقابل للعنوان المحدد بالمفاتيح $S_2 - S_{12}$.

الدائرة رقم 4 :

الشكل (١٠ - ٥) يعرض الدائرة الالكترونية لجهاز مسح الذاكرات EPEOM ، والذي يحتوي على لمبة أشعة فوق بنفسجية ، وكذلك نموذج عملي لهذا الجهاز .

عناصر الدائرة :

مقاومة كربونية $10 k \Omega$.	R_1
مقاومة كربونية $180 k \Omega$.	R_2
مقاومات كربونية $56k \Omega$.	R_3 , R_4 , R_6

مقاومة كربونية $100\text{ k}\Omega$.	R_5
مقاومات كربونية $1\text{ k}\Omega$.	R_7, R_8
مقاومة كربونية 470Ω .	R_9
مقاومة متغيرة $50\text{ k}\Omega$.	P_1
مكثف كيميائي $470\mu\text{f}$ وجهده 16V .	C_1
مكثف سيراميك 100 nf .	C_2
مكثف كيميائي $10\mu\text{f}$ وجهده 10V .	C_3
مكثف سيراميك 330 nf .	C_4
مكثف سيراميك $1\mu\text{f}$.	C_5
قنطرة توحيد طراز B 40 C 500 .	B_1
ثنائي طراز 1N4001 .	D_1
ثنائين مشعين قياسيين .	D_2, D_3
ثنائي طراز 1N 4148 .	D_4
ترانزستورات PNP طراز BC 557 .	T_1, T_3
ترانزستور PNP طراز BC160 .	T_2
دائرة متكاملة لمنظم جهد ثلاثي الاطراف طراز 7805 .	IC_1
دائرة متكاملة لعداد ثنائي بمذبذب طراز CD 4060 .	IC_2
ضاغط بريشة مفتوحة .	S_1
مفتاح نهاية مشوار بريشة مفتوحة .	S_2
مفتاح دوار قطب واحد بثلاث سكك .	S_3
محول $220 / 6\text{V}$ وسعته 6VA .	X_1
ريلاي كهربي يعمل عند جهد $5\text{V} +$.	R_E
لمبة أشعة فوق بنفسجية .	UV

نظرية التشغيل :

لمبة الأشعة فوق البنفسجية (uv) Ultraviolet lamp تصدر أشعة فوق عندما تسقط على شبك ذاكرة EPROM والتي توضع على مسافة (2 - 3 Cm) منها لفترة زمنية تتراوح ما بين (10 - 40 min) ، وهذه الفترة الزمنية تعتمد على مواصفات المصنعين، وبخصوص الدائرة التي نحن بصددنا ، فهي تتحكم فى تشغيل لمبة الأشعة فوق البنفسجية الفترة الزمنية المطلوبة ، والتي تساوى 10 min أو 20 min أو 40 min ، وتبنى هذه الدائرة باستخدام دائرة متكاملة لمنظم جهد ثلاثى الأطراف IC₁ للحصول على جهد مستمر منظم 5V + ، وتحتوى أيضاً على الدائرة المتكاملة لعداد ثنائى مزود بمذبذب IC₂ طراز CD 4060 وتردد مذبذب هذه الدائرة المتكاملة يساوى :

$$F = \frac{1}{2.2 C_5 (R_3 + P_1)} = 6.8 \text{ HZ}$$

وبالتالى يصبح زمن النبضة الكاملة مساوياً :

$$T = \frac{1}{F} = 0.15 \text{ sec}$$

- . تصبح حالة المخرج Q₁₂ عالية بعد زمن يساوى : (2¹² T) أى 10 min .
- . تصبح حالة المخرج Q₁₃ عالية بعد زمن يساوى : (2¹³ T) أى 20 min .
- . تصبح حالة المخرج Q₁₄ عالية بعد زمن يساوى : (2¹⁴ T) أى 40 min .

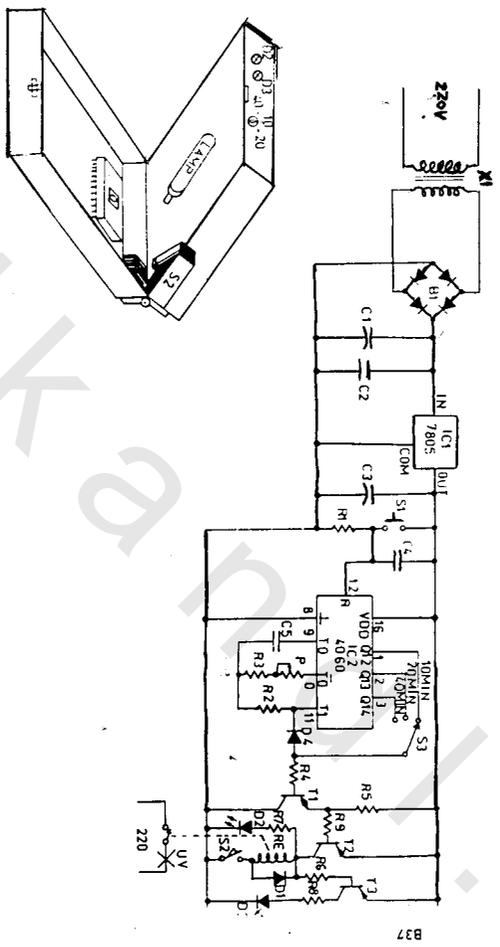
فعند توصيل مصدر الجهد للمحول X₁ تصل نبضة تحرير للعداد IC₂ من المكثف C₅ ، وبالتالي يبدأ العداد العد من الصفر ، وفى البداية تكون حالة جميع مخارج العداد منخفضة ، وبالتالي يصبح كل من T₁, T₂ فى حالة وصل وعند غلق باب هذا الجهاز ووضع ذاكرات EPROM المطلوب مسحها بداخله ، فإن مفتاح نهاية المشوار S₂ الموجود بالداخل سوف يغلق فيعمل الريلاى RE ، وبالتالي تغلق ريشته ، فتضىء اللمبة UV وفى نفس الوقت يضىء الثنائى المشع D₂ للدلالة على عمل الجهاز .

وبعد انتهاء الزمن المعايير عليه الجهاز والذي يساوى : 10 min فى هذه الحالة تصبح حالة المخرج Q₁₂ عالية ، وبالتالي يتحول T₁ , T₂ لحالة القطع فتتطفئ لمبة الأشعة فوق البنفسجية ،

في حين يتحول T_3 لحالة الوصل فيضيء الثنائي المشع D_3 للدلالة على انتهاء زمن المسح .
ويمكن تحرير المؤقت بالضغط على S_1 .
والجدير بالذكر أنه يمكن مسح ذاكرة EPROM طراز 2716 بتعريضها المباشر لأشعة
الشمس لمدة أسبوع كامل .

تحذير :

احذر فتح هذا الجهاز المستخدم لمسح ذاكرة EPROM لاختباره ، وذلك بالضغط على
نهاية المشوار S_2 إلا بعد ارتداء نظارة ضد أشعة الشمس كالمستخدمة في اللحام الكهربى ؛ لأن
الأشعة فوق بنفسجية خطيرة على العين .



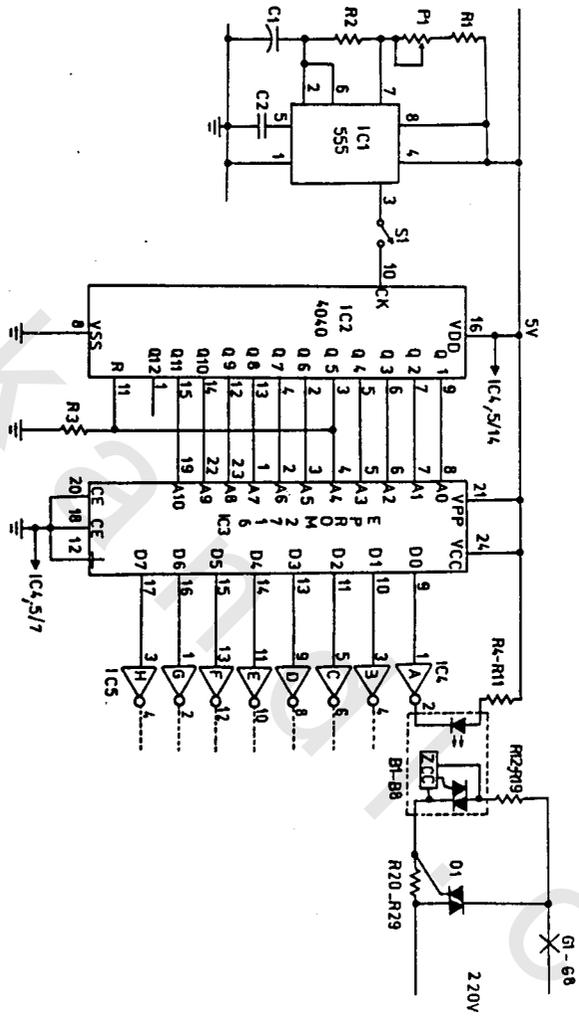
الشكل (١٠-٥)

الدائرة رقم 5 :

الشكل (١٠ - ٦) يعرض دائرة التحكم الرقمية فى لوحة إعلان مبرمجة تحتوى على ثمانية مجاميع ضوئية ، ولها إمكانية لإعطاء 256 شكلاً ضوئياً .

العناصر المستخدمة :

مقاومة كربونية $5k \Omega$.	R_1
مقاومات كربونية $1k \Omega$.	R_2, R_3
مقاومات كربونية 680Ω .	R_4, R_{11}
مقاومات كربونية 56Ω .	$R_{12} - R_{19}$
مقاومات كربونية 330Ω .	$R_{20} - R_{28}$
مقاومة متغيرة $100 k \Omega$.	P_1
مكثف كيميائى سعته $10 \mu f$ وجهده $10V$.	C_1
مكثف قرصى (Disc) سعته $0.01 \mu f$.	C_2
ترياقات طراز BT 139 .	$Q_1 - Q_8$
مؤقت 555 .	IC_1
دائرة متكاملة لعداد ثنائى طراز 4040 .	IC_2
دائرة متكاملة لذاكرة EPROM سعتها $2 k B$ طراز 2716 .	IC_3
دوائر متكاملة تحتوى على ستة عواكس طراز 7404 .	IC_4, IC_5
ثمانى وحدات ربط ضوئية MOC 3020 .	$B_1 - B_8$



الشكل (١٠-١)

نظرية التشغيل :

عند وصول التيار الكهربى لهذه الدائرة يعمل المذبذب اللامستقر المؤلف من المؤقت 555 بتردد يتراوح ما بين (0.4 : 3Hz) ، وعند غلق المفتاح S_1 تصل هذه النبضات لمدخل نبضات العداد 4040 ، فيعمل العداد وعند وصول النبضة الأولى ، وأثناء الحافة الهابطة تصبح حالة Q_1 عالية ، وهذا يكافئ 1 عشرياً ، وبالتالي تخرج على مخارج الذاكرة EPROM الكلمة التى عنوانها 00000001 ، وهكذا .

والجدير بالذكر أنه استخدم لكل مخرج من مخارج EPROM ريلاي إستاتيكي لتشغيل لمبات قدرة عند جهد 220 V .

وتصل عدد الأشكال الضوئية المتاحة من هذه الدائرة 256 ، وبالطبع ليس من الضروري استخدام جميع محتويات الذاكرة بل يمكن استخدام بعضها فقط .

فمثلاً : يمكن استخدام 32 صفراً فقط من صفوف الذاكرة 2716 ، التى تساوى 256 صفراً ويتم ذلك بتوصيل مدخل Reset للعداد مع المخرج Q_5 .

فعندما يصبح خرج العداد يكافئ 16 عشرياً ، تكون حالة المخرج Q_5 عالية ، وتظل حالة هذا المخرج عالية إلى أن يصبح خرج العداد مساوياً 32 عشرياً فى هذه الحالة تصبح حالة هذا المخرج منخفضة ، وعند الحافة الهابطة يحدث تحرر للعداد ، لبدأ العد من الصفر من جديد .
والجدول (١٠ - ٣) يبين أحد النماذج المقترحة للكلمات التى يتم تخزينها فى 32 موضعاً بالذاكرة EPROM طراز 2716 .

الجدول (١٠ - ٣)

العنوان الثنائي	العنوان العشري	الكلمة المقابلة في الذاكرة	العنوان الثنائي	العنوان العشري	الكلمة المقابلة في الذاكرة
0000	0	10000000	10000	16	00000000
0001	1	01000000	10001	17	11111111
0010	2	00100000	10010	18	00000000
0011	3	00010000	10011	19	11111111
0100	4	00001000	10100	20	00000000
0101	5	00000100	10101	21	00111100
0110	6	00000010	10110	22	11000011
0111	7	00000001	10111	23	00111100
1000	8	00000010	11000	24	11000011
1001	9	00000100	11001	25	00111100
1010	10	00001000	11010	26	01010101
1011	11	00010000	11011	27	10101010
1100	12	00100000	11100	28	01010101
1101	13	01000000	11101	29	00000000
1110	14	1000000	11110	30	11111111
1111	15	11111111	11111	31	00000000

والشكل (١٠ - ٧) يعرض النماذج الضوئية المتاحة من الدائرة المبينة بالشكل (١٠ - ٦)

عند استخدام البرنامج المبين بالجدول (١٠ - ٣) .

رقم السعة	G ₈	G ₇	G ₆	G ₅	G ₄	G ₃	G ₂	G ₁	رقم السعة	G ₈	G ₇	G ₆	G ₅	G ₄	G ₃	G ₂	G ₁
0	x								16								
1		x							17	x	x	x	x	x	x	x	x
2			x						81								
3				x					19	x	x	x	x	x	x	x	x
4					x				20								
5						x			21			x	x	x	x		
6							x		22	x	x					x	x
7								x	23			x	x	x	x		
8							x		24	x	x					x	x
9						x			25			x	x	x	x		
10					x				26		x		x		x		x
11				x					27	x		x		x		x	
12			x						28		x		x		x		x
13		x							29								
14	x								30	x	x	x	x	x	x	x	x
15	x	x	x	x	x	x	x	x	31								

حيث إن:

المجموعة معتمدة المجموعة مضيئة

الشكل (١٠ - ٧)

الدائرة رقم 6 :

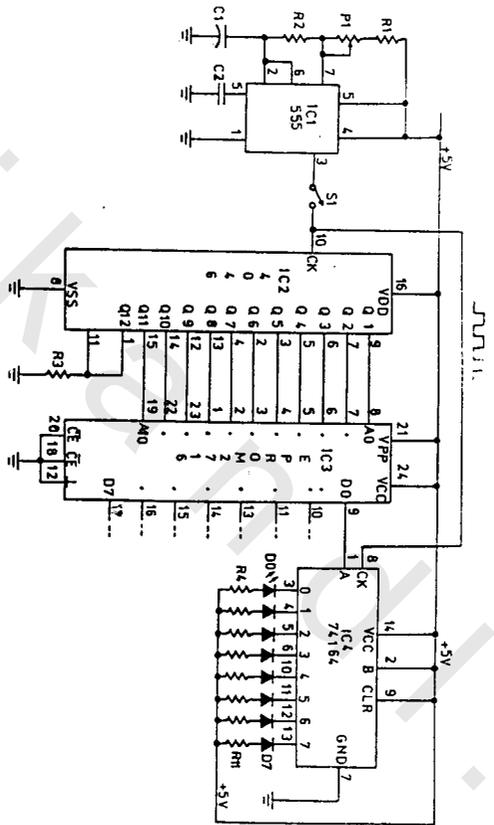
الشكل (١٠ - ٨) يعرض الدائرة الرقمية للوحة إعلانات مبرمجة تعطى صوراً متحركة ،
والجدير بالذكر أنه يوجد تشابه لحد كبير بين هذه الدائرة والدائرة السابقة ، عدا أنه استخدم
مسجلات إزاحة طراز 7416 ، حيث يوصل كل مخرج من مخارج الذاكرة 2716 مع مسجل
إزاحة طراز 7416 ، وبذلك يمكن توصيل مصفوفة من اللمبات أبعادها (8 x 8) مما يتيح
إمكانية الحصول على صور متحركة .

والجدير بالذكر أنه يمكن استبدال الثنائيات المشعة المستخدمة في هذه الدائرة بلمبات
قدرة مع استخدام ريلهات إستاتيكية كما هو متبع في الدائرة السابقة .

عناصر الدائرة :

مقاومة كربونية $5k \Omega$.	R_1
مقاومات كربونية $1k \Omega$.	R_2 , R_3
مقاومات كربونية 270Ω .	$R_4 - R_{67}$
مقاومة متغيرة $100 k \Omega$.	P_1
مكثف كيميائي سعته $10\mu f$ وجهده $10V$.	C_1
مكثف قرصي (Disc) سعته $0.01\mu f$.	C_2
مؤقت 555 .	IC_1
دائرة متكاملة لعداد ثنائي طراز CD 4040 .	IC_2
دائرة متكاملة لذاكرة EPROM سعته $2 k B$ طراز 2716 .	IC_3
دوائر متكاملة لمسجلات إزاحة طراز 74164 .	$IC_4 - IC_{11}$
ثنائيات مشعة حمراء قياسية .	$D_0 - D_{63}$

والجدير بالذكر ، أنه يمكن مضاعفة عدد مسجلات الإزاحة بتوصيل مسجلين معاً تتابعياً
مع كل مخرج من مخارج الذاكرة ، وبذلك نحصل على مصفوفة (8 x 16) أى ثمانية صفوف
وستة عشر عموداً .



الشكل (١٠-٨)

أما عند استخدام ذاكرتي EPROM طراز 2716 وعدد 32 مسجل إزاحة فى هذه الحالة يمكن الحصول على مصفوفة ضوئية أبعادها (16 x 16) أى ستة عشر صفاً وستة عشر عموداً. والجدول (١٠ - ٤) يبين أحد النماذج المقترحة للكلمات التى يتم تخزينها فى 32 موضعاً بالذاكرة EPROM طراز 2716 للحصول على أربع صور متحركة .

الجدول (١٠ - ٤)

العنوان		كلمات الخارج		العنوان		كلمات الخارج	
ثنائي	عشري	ثنائي	سداس عشر	ثنائي	عشري	ثنائي	سداس عشر
0000	0	11111111	FF	10000	16	11000111	C7
0001	1	10000001	81	10001	17	11011011	DB
0010	2	10011001	99	10010	18	10111101	BD
0011	3	10100101	A5	10011	19	01111110	7D
0100	4	10100101	A5	10100	20	01111110	7D
0101	5	10011001	99	10101	21	10111101	BD
0110	6	10000001	81	10110	22	11011011	DB
0111	7	11111111	FF	10111	23	11100111	D7
1000	8	01111110	7E	11000	24	00000000	00
1001	9	10111101	AD	11001	25	01110000	7D
1010	10	11011011	DA	11010	26	01000010	42
1011	11	11100111	E7	11011	27	01011010	5A
1100	12	11100111	E7	11100	28	01011010	5A
1101	13	11011011	DB	11101	29	01000010	42
1110	14	10111101	BD	11110	30	01111110	7D
1111	15	01111110	7E	11111	31	00000000	00

والجدير بالذكر أن الصورة المتحركة الأولى تكتمل عندما يصبح خرج العداد الثنائى يكافئ 7 عشري ، فى حين تكتمل الصورة الثانية عندما يصبح خرج العداد الثنائى يكافئ 15 عشرياً وتكتمل الصورة الثالثة عندما يصبح خرج العداد الثنائى يكافئ 23 عشرياً، وتكتمل الصورة الرابعة عندما يصبح خرج العداد الثنائى يكافئ 31 عشرياً، والشكل (١٠ - ٩) يعرض الصور الضوئية التى تظهر .

IC ₄	IC ₅	IC ₆	IC ₇	IC ₈	IC ₉	IC ₁₀	IC ₁₁
	x	x	x	x	x	x	
	x					x	
	x					x	
	x					x	
	x					x	
	x	x	x	x	x	x	

(الصورة الأولى)

IC ₄	IC ₅	IC ₆	IC ₇	IC ₈	IC ₉	IC ₁₀	IC ₁₁
x							x
	x					x	
		x			x		
			x	x			
			x	x			
		x			x		
	x					x	
x							x

(الصورة الثانية)

IC ₄	IC ₅	IC ₆	IC ₇	IC ₈	IC ₉	IC ₁₀	IC ₁₁
			x	x			
		x			x		
	x					x	
x							x
x							x
	x					x	
		x			x		
			x	x			

(الصورة الثالثة)

IC ₄	IC ₅	IC ₆	IC ₇	IC ₈	IC ₉	IC ₁₀	IC ₁₁
x	x	x	x	x	x	x	x
x							x
x							x
x							x
x							x
x							x
x							x
x	x	x	x	x	x	x	x

(الصورة الرابعة)

الثاني المشع معتم

الثاني المشع مضئ

الشكل (١٠ - ٩)

الدائرة رقم 7 :

الشكل (١٠ - ١٠) يعرض دائرة برمجة الذاكرة PROM طراز 74188 ، والتي سعتها 256 Bit وتكون على النظم التالي : (32 x 8) ، علماً بأن هذه الدائرة تحتاج لمصدر القدرة المبين بالشكل (٣ - ١٣) .

عناصر الدائرة :

- $R_1 - R_{13}$ مقاومات كربونية $3.9 k \Omega$.
- R_{14} مقاومة كربونية 22Ω .
- C_1 , C_2 مكثف كيميائي $470 \mu f$ وجهده $16V$.
- D_1 , D_2 ثنائيات سليكونية طراز 1N4002 .
- ZD_1 ثنائي زينر جهده 6.8 .
- IC_1 دائرة متكاملة لذاكرة PROM طراز 74S188 .
- $S_1 - S_{13}$ مفاتيح قطب واحد سكة واحدة .
- PB_1 ضاغط بريشتين إحداهما مفتوحة NO والآخرى مغلقة NC .
- PB_2 ضاغط بريشة مفتوحة NO .
- Q_1 ترانزستور NPN طراز BD 241 .

نظرية التشغيل :

فى البداية يتم الضغط على الضاغط PB_2 للحظة ، لشحن المكثف C_1 ، وبعد ذلك يتم ضبط عنوان الكلمة المطلوب إدخالها بواسطة المفاتيح $S_9 : S_{13}$.
فعند غلق المفتاح تصبح حالة إشارة الدخل عالية ، والعكس بالعكس ، فمثلاً :
عند إدخال كلمة عنوانها 5 فإنه يتم غلق المفاتيح S_9 , S_{11} والجدول (١٠ - ٥) يبين المكافئ العشري لمفاتيح العنوان .

الجدول (١٠ - ٥)

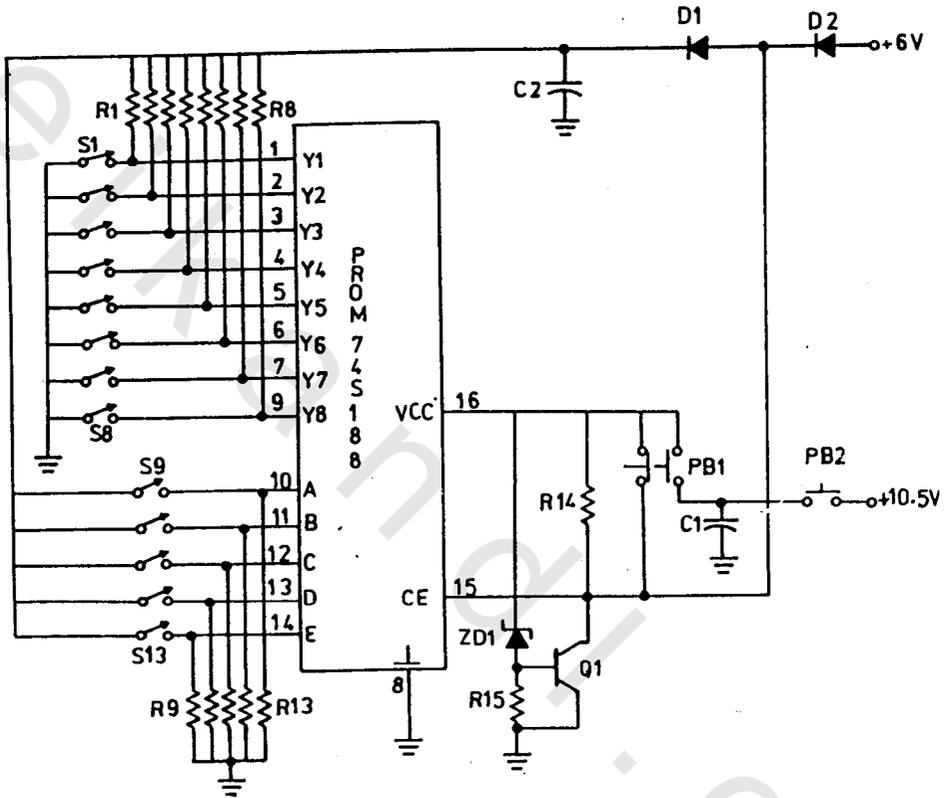
المفتاح	S_9	S_{10}	S_{11}	S_{12}	S_{13}
المكافئ العشري	1	2	4	8	16

وتتميز الذاكرة 74188 بأن الحالة المبدئية لجميع خلاياها منخفضة، فعند إدخال الكلمة $LSB_{(10101001)}MSB$ فإنه يجب غلق المفاتيح S_2 و S_3 و S_5 و S_7 وبعد التأكد من صحة العنوان وصحة البيانات يتم الضغط على الضاغط PB_1 لحظياً ، فيصبح الجهد عند الرجل V_{CC} للدائرة المتكاملة IC_1 مساوياً جهد المكثف C_1 ، والذي يساوى تقريباً $10.5V$ فى هذه الحالة فإن ثنائى الزينر ZD_1 سوف يتحول لحالة الوصل ، ويصبح جهد قاعدة الترانزستور Q_1 مساوياً تقريباً $(6.8V - 10.5)$ أى : $3.7 V$ ، فيتحول الترانزستور Q_1 لحالة الوصل ويقوم بتوصيل مدخل التمكين CE للمتكاملة بالأرضى ، وفى نفس الوقت يفرغ المكثف C_1 شحنته فى المقاومة R_{14} ، وبعد زمن يساوى ثابت الزمن لدائرة RC ، والذى يساوى $C_1 R_{14}$ فى $10 ms$ فإن المكثف يكون قد فرغ شحنته ، وتكون عملية البرمجة قد انتهت لهذه الكلمة .

والجدير بالذكر أن C_2 له نفس سعة C_1 ، ويقوم بالمحافظة على جهد مداخل البيانات ، ومدخل التمكين أثناء انقطاع التيار القادم من المصدر الكهربى عنهم ، كما يقوم الثنائى السليكونى D_1 بمنع تفريغ شحنة المكثف C_1 عبر الترانزستور Q_1 أثناء تحوله لحالة الوصل . وفى الوضع الطبيعى يقوم D_2 بتخفيض جهد المصدر إلى $5.25V$ فى حين يقوم D_1 بتخفيض جهد المداخل إلى $4.5V$ تقريباً ؛ لأن جهد الدخل يجب ألا يتعدى $5V +$ ، وحيث إن عملية البرمجة تتم فى $10 ms$ أى أنه بعد إزالة الضغط عن الضاغط PB_1 تكون عملية البرمجة قد انتهت ، ويمكن تكرار عملية البرمجة 32 مرة لبرمجة جميع محتويات الذاكرة PROM طراز 74S188 .

ونحب أن نلفت نظر القارئ إلى أن عملية البرمجة تختلف من ذاكرة PROM لآخرى تبعاً لنوعية الخارج ، فبالنسبة لذاكرة PROM طراز 74S188 فإنها ذات مجمعات مفتوحة - Open Collector ، وهناك أنواع أخرى من الذاكرات لها مخارج ثلاثية الحالة Tristate وبالطبع لها طريقة أخرى فى البرمجة ، وعلى كل حال يمكن معرفة طريقة البرمجة من تعليمات الشركات المصنعة .

والجدير بالذكر ان ذاكرات PROM يقل استخدامها ؛ نظراً لأنها غير قابلة للمسح ، فلا يمكن تغيير محتوياتها بعد برمجتها ، لذلك فإن ذاكرات EPROM تتفوق عليها في هذا الجانب .



الشكل (١٠ - ١٠)

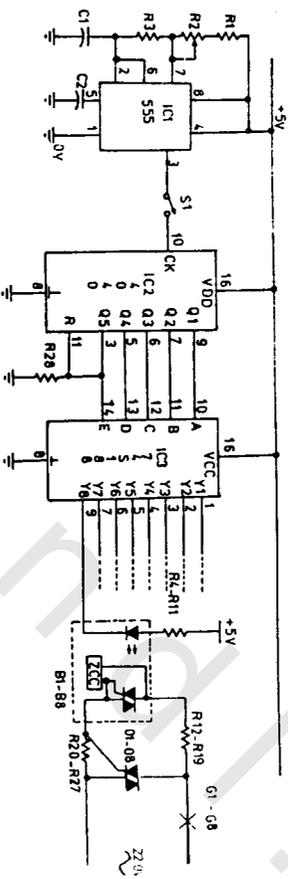
الدائرة رقم 8 :

الشكل (١٠ - ١١) يعرض دائرة لوحة إعلانات مبرمجة بثمانية مخارج تحتوي على ذاكرة

PROM سعتها : 256 Bit (32 x 8) طراز 74SL188 .

عناصر الدائرة :

- | | |
|--|-------------------|
| مقاومات كربونية $5\text{ k}\Omega$. | R_1, R_3 |
| مقاومة متغيرة $100\text{ k}\Omega$. | R_2 |
| مقاومات كربونية 680Ω . | $R_4 - R_{11}$ |
| مقاومات كربونية 56Ω . | $R_{12} - R_{19}$ |
| مقاومات كربونية 330Ω . | $R_{20} - R_{27}$ |
| مقاومة كربونية $1\text{ k}\Omega$. | R_{28} |
| مكثف كيميائي $10\mu\text{f}$ وجهده (10V) . | C_1 |
| مكثف سيراميك سعته $0.01\mu\text{f}$. | C_2 |
| مؤقت 555 . | IC_1 |
| دائرة متكاملة لعداد ثنائي طراز 4040 . | IC_2 |
| دائرة متكاملة للذاكرة PROM طراز 74S188 . | IC_3 |
| وحدات إرتباط ضوئية طراز MOC 3020 . | $B_1 - B_8$ |
| ترياكات طراز BT 139 تتحمل تيار 8A . | $Q_1 - Q_8$ |
| مفتاح قطب واحد سكة واحدة . | S_1 |



المشکل (۱۰ - ۱۱)

نظرية التشغيل :

عند وصول التيار الكهربى لهذه الدائرة يعمل المذبذب اللامستقر، المؤلف من المؤقت 555 بتردد يتراوح ما بين (0.4 : 3HZ) تبعاً لقيمة R_2 فى الدائرة ، وعند غلق المفتاح S_1 تصل هذه النبضات لمدخل العداد 4040 ، فيعمل العداد وعند وصول النبضة الاولى لمدخل نبضات العداد (ck) ، وأثناء الحافة الهابطة يصبح خرج Q_1 عالياً ، وهذا يكافئ 0 عشرياً ، وبالتالي تخرج على أطراف الذاكرة PROM الكلمة التى عنوانها 00000 .

وعند وصول النبضة الثانية لمدخل نبضات العداد IC_2 وأثناء الحافة الهابطة فإن حالة المخرج Q_2 تصبح عالية ، وهذا يكافئ 1 عشرياً وبالتالي تخرج على ذاكرة PROM الكلمة التى عنوانها 00001 ، وهكذا .

والجدير بالذكر أنه يستخدم لكل مخرج من مخارج الذاكرة IC_3 ريلاي إستاتيكي ؛ لتشغيل لمبات قدرة بقدرة 1750 W وتعمل عند جهد 220V .

ويلاحظ أن مدخل التحرير للعداد IC_2 وصل مع المخرج Q_5 للعداد نفسه حتى تتكرر دورة العد عند وصول خرج العداد 31 .

ويمكن الحصول على نماذج ضوئية مختلفة – تماماً – كما هو الحال فى الدائرة رقم 5.